Date of filing: 8/17/1981

Applicant: Tokyo Shibaura Denki Inventor: Shiyuuichi Nagasaka

1. Title of innovation

Semiconductor wafer cleaning methodology

2. Claims

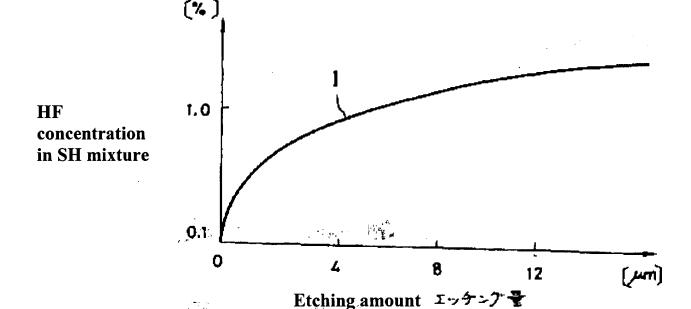
Semiconductor wafer cleaning methodology which has cleaning treatment process step of a semiconductor wafer using a liquid mixture of HF acid, sulfuric acid and hydrogen peroxide.

3. Abstract

This innovation is regarding semiconductor wafer cleaning methodology. For example, in case of base diffusion pre-cleaning, semiconductor wafer cleaning focuses removing grease and heavy metal contamination. This process is

- 1. Sulfuric acid + Hydrogen peroxide mixture process
- 2. DIW rinse
- 3. High concentration Sulfuric acid etching process for removing heavy metal contamination and etching
- 4. DIW rinse
- Dry

However, this cleaning method is not good for cost, because this SH process and acid mixture etching process use a lot of expensive chemical and process time is very long. This innovation achieves low cost and short process time. In this innovation, at first, the wafer is cleaned by mixture of HF acid, sulfuric acid and hydrogen peroxide. After that, rinse, then dry. This chemical mixture applies cleaning of CVD process, dielectric film deposition step, diffusion step and metallization step. This mixture takes effect removing grease, heavy metal contamination and etching at same time. HF concentration in this chemical mixture should be less than 1.5%. If this HF concentration is over 1.5%, etching rate uniformity increases. H2O2 in SH chemical oxidize semiconductor wafer surface, then the wafer is etched by HF. So, this mixture takes effect for removing grease, heavy metal contamination and etching at same time. As a result, this process can reduce consumption of expensive chemical for cost reduction and minimized process time.



Sigen SOI notice

METHOD OF CLEANING SEMICONDUCTOR WAFER

Patent Number:

JP58030135

Publication date:

1983-02-22

Inventor(s):

NAGASAKA SHIYUUICHI

Applicant(s):

TOKYO SHIBAURA DENKI KK

Requested Patent:

JP58030135

Application Number: JP19810128447 19810817

Priority Number(s):

IPC Classification:

H01L21/306

EC Classification:

Equivalents:

Abstract

PURPOSE: To provide an easy, quick and economical cleaning treatmen of a semiconductor wafer using a liquid mixture of hydrofluoric acid, sulfuric acid and hydrogen peroxide.

CONSTITUTION: The degree of etching on the various parts of the wafer is made uniform by determining the mixture ratio of hydrofluoric acid at an appropriate values lower than 1.5%. Treating with this liquid mixture, the hydrogen peroxide oxidizes the wafer, then hydrofluoric acid etches it so that removal of fat, elimination heavy metal and etching can be performed at one time, economizing the process by reducing the use of expensive chemicals as well as reducing the processing time.

Data supplied from the esp@cenet database - I2

(19) 日本国特許庁 (JP)

①特許出願公開

⑫ 公開特許公報(A)

昭58—30135

⑤Int. Cl.³
H 01 L 21/306

識別記号

庁内整理番号 8223-5F ❸公開 昭和58年(1983) 2 月22日

発明の数 1 審査請求 未請求

(全 2 頁)

69半導体ウエハの洗浄方法

願 昭56-128447

②出 願 昭56(1981)8月17日

仰発 明 者 長坂秀一

川崎市幸区小向東芝町1番地東

京芝浦電気株式会社トランジス タ工場内

⑪出 願 人 東京芝浦電気株式会社 川崎市幸区堀川町72番地

羽代 理 人 弁理士 鈴江武彦 外2名

明 細 書

1.発明の名称

20特

半導体ウェハの洗浄方法

2.特許請求の範囲

被処理体である半導体ウェハを弗酸・硫酸・ 過酸化水業の混合液で洗浄する工程を具備する ことを特徴とする半導体ウェハの洗浄方法。

3.発明の詳細な説明

本発明は、半導体ウエハの洗浄方法は、例えばペース拡散の前処理として行う場では、脱脂化化産素水(8H)処理、②水洗、③重金属類の除去に主眼をおいた①酸無類の除去に連取を洗、③重金属類の除去と必要、必要、当時では、のような、単位では、のような、単位では、8H処理工学を混動エッチングには、8H処理工学を表した。

工程にて、高価な薬品を多量に使用するため経 済性が悪いと共に、処理時間が長く多くの手間 を要する問題があつた。

本発明は、かかる点に載みてなされたもので、 経済性に優れ、しかも処理時間を短縮せしめて 作業性の向上を図った半導体ウェハの洗浄方法 を見出したものである。

以下、本発明の実施例について説明する。

本発明方法は、まず、被処理体である半導体 ウェハを弗酸と、硫酸と過酸化水素水からなる 混合溶液で洗浄する。次いで、これを水洗いし た後乾燥せしめるものである。

ここで、混合溶液による洗浄は、半導体ウェ への気相成長工程、絶線膜形成工程、不純物導 入工程、電極金異形成工程等の工程で行う洗浄 に適用することができるものである。

また、混合溶液は、被処理体である半導体ウェハに脱脂処理、重金属の除去処理及びエッチック処理と同時に施するのである。混合溶液中の弗酸の混合割合は、1.5 が以下の範囲で適宜

1 1

特開昭58-30135(2)

段定するのが望ましい。弗酸の混合割合が 1.5 **乡を越えると半導体ウエハのエッチング量は、** 半導体ウェハの各部でパラックため 1.5 多以下 の値で適宜設定するのが望ましい。

このように弗酸を混合させたSHの溶放で半 導体ウェヘを洗浄するので、SH溶液中のHeOg が半導体ウェハを酸化し、次いで、弗酸がエッ チング作用を呈するので、混合榕被による洗浄 によって半導体ウェハに脱脂処理、重金周類の 除去及びエッチング処理を一度に施すことがで **8** 8.

その結果、洗浄処理に使用する高価な邀品の 使用量を減して経済性を良くすることができる と共に、処理時間の短縮を図つて作業性を向上 させることができる。

以上説明した如く、本発明に係る半導体ウェ ハの洗浄方法によれば、経済性の向上を図り、 しかも作業性を高めることができる等顕著な効 巣を奏するものである。

4.図 気の 簡単を説明

H Pの混合割合と半導体ウェムのエッ チング量との関係を示す特性図である。

